

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-317546

(43)Date of publication of application : 16.11.1999

(51)Int.Cl.

H01L 33/00

(21)Application number : 11-010135

(71)Applicant : MATSUSHITA ELECTRON CORP

(22)Date of filing : 19.01.1999

(72)Inventor : INOUE TOMIO  
MURATA HIROSHI  
OKU YASUNARI  
KAMEI HIDENORI

(30)Priority

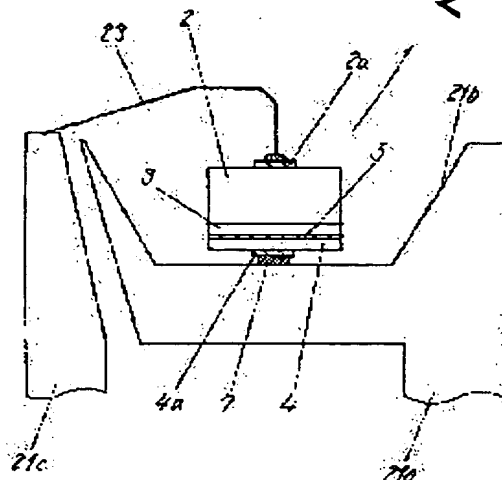
Priority number : 10 49141 Priority date : 02.03.1998 Priority country : JP

## (54) SEMICONDUCTOR LIGHT-EMITTING DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To enable a light-emitting device possessed of a transparent substrate of GaP, GaAsP, GaAlAs, GaN or the like to be improved in emission brightness.

SOLUTION: An N-type semiconductor layer 3, a P-type semiconductor layer 4, and a light-emitting layer 5 are formed on an N-type semiconductor substrate 2, an N-electrode 2a and a P-electrode 4a are each formed on the N-type semiconductor substrate 2 and the P-type semiconductor layer 4, and a semiconductor light-emitting device 1 is mounted on the mounting surface of the mount 21b of a lead frame 21, making the N-type semiconductor substrate 2 located on a light-emitting direction side and the light-emitting layer 5 which is located on the mounting surface side of the mount 21b respectively.



## LEGAL STATUS

[Date of request for examination] 18.03.2002

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the  
examiner's decision of rejection or application  
converted registration]

[Date of final disposal for application]

[Patent number] 3707279

[Date of registration] 12.08.2005

[Number of appeal against examiner's decision of  
rejection]

[Date of requesting appeal against examiner's decision]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-317546

(43) 公開日 平成11年(1999)11月16日

(51) Int.Cl.<sup>8</sup>

H 0 1 L 33/00

識別記号

F I

H 0 1 L 33/00

N

C

審査請求 未請求 請求項の数 9 O L (全 11 頁)

(21) 出願番号 特願平11-10135

(22) 出願日 平成11年(1999) 1 月19日

(31) 優先権主張番号 特願平10-49141

(32) 優先日 平10(1998) 3 月 2 日

(33) 優先権主張国 日本 (J P)

(71) 出願人 000005843

松下電子工業株式会社

大阪府高槻市幸町 1 番 1 号

(72) 発明者 井上 登美男

大阪府高槻市幸町 1 番 1 号 松下電子工業株式会社内

(72) 発明者 村田 博志

大阪府高槻市幸町 1 番 1 号 松下電子工業株式会社内

(72) 発明者 奥 保成

大阪府高槻市幸町 1 番 1 号 松下電子工業株式会社内

(74) 代理人 弁理士 岩橋 文雄 (外 2 名)

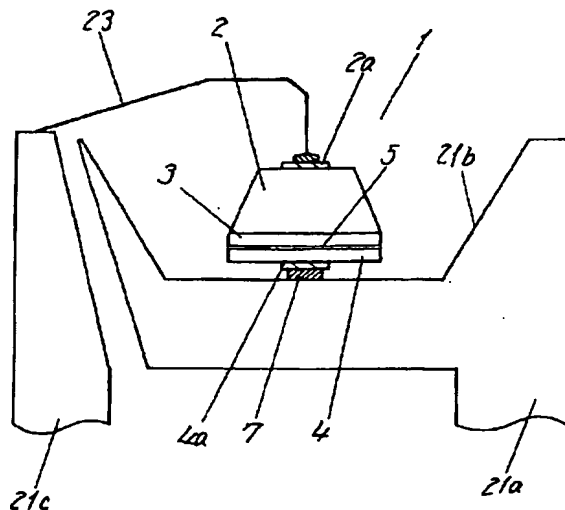
最終頁に続く

(54) 【発明の名称】 半導体発光装置

(57) 【要約】

【課題】 GaP系, GaAsP系, GaAlAs系, GaN系等の透明基板を持つ発光素子による発光輝度を向上させ得る半導体発光装置の提供。

【解決手段】 n型半導体基板2の上にn型半導体層3とp型半導体層4及び発光層5を形成するとともに、n型半導体基板2及びp型半導体層4のそれぞれにn電極2a及びp電極4aを形成し、リードフレーム21のマウント部21bにn型半導体基板2が発光方向側であって、発光層5がマウント部21bの搭載面側となる姿勢として、半導体発光素子1を搭載面に搭載する。



## 【特許請求の範囲】

【請求項1】 第1導電型半導体基板と、この第1導電型半導体基板の第1の主面上にエピタキシャル成長された第1導電型半導体層と、この第1導電型半導体層の上にエピタキシャル成長された第2導電型半導体層と、前記第1導電型半導体基板側の第2の主面上に形成された第1の電極と、前記第2導電型半導体層の上に形成された第2の電極と、を少なくとも備えた半導体発光素子と、この半導体発光素子を導通搭載するリードフレームまたは基板等の搭載面とを備えた半導体発光装置であって、前記第1導電型半導体基板側が発光方向であって、前記第1導電型半導体層と前記第2導電型半導体層とによって形成されるp-n接合による発光層が前記搭載面側となる姿勢として、前記半導体発光素子を前記搭載面に搭載したことを特徴とする半導体発光装置。

【請求項2】 第2の電極と搭載面との間を、導電性であって光透過可能な接着剤によって電気的かつ機械的に接合したことを特徴とする請求項1記載の半導体発光装置。

【請求項3】 第2の電極と搭載面との間を、マイクロバンプを介して電気的かつ機械的に接合したことを特徴とする請求項1記載の半導体発光装置。

【請求項4】 第1および第2の電極は、平面形状が直径が10 $\mu$ m以上かつ150 $\mu$ m以下の円またはこの円に内包される多角形、あるいは、前記円または多角形から放射状に伸びた枝をもつ形状であることを特徴とする請求項1、2または3記載の半導体発光装置。

【請求項5】 チップ化された半導体発光素子の形状は、第1の電極が形成された面を上面とし、その面より面積が大きい前記第2の電極が形成された面を下面とする多面体であることを特徴とする請求項1、2、3または4記載の半導体発光装置。

【請求項6】 第2の電極は、第2導電型半導体層の表面のほぼ全面に形成されていることを特徴とする請求項1、2、3または5記載の半導体発光装置。

【請求項7】 半導体発光素子の側面において、少なくとも第1導電型半導体層の表面の一部から第2導電型層の表面の一部へかけて、前記第1導電型半導体層と前記第2導電型層との接合部の表面を覆うように、光透過可能な絶縁性膜が形成されていることを特徴とする請求項1、2、3、4、5または6記載の半導体発光装置。

【請求項8】 搭載面における半導体発光素子の下面の周囲部に接着剤の一部が流入するための溝部が形成されていることを特徴とする請求項2または7記載の半導体発光装置。

【請求項9】 第1導電型半導体基板と、この第1導電型半導体基板の第1の主面上に設けられ有機金属気相成長法又はMBE法を用いて順に形成された第1導電型半導体層、発光層および第2導電型半導体層を有する半導体積層構造と、前記第1導電型半導体基板側の第2の主

面上に形成された第1の電極と、前記第2導電型半導体層の上に形成された第2の電極と、を少なくとも備えた半導体発光素子と、この半導体発光素子を導通搭載するリードフレームまたは基板等の搭載面とを備えた半導体発光装置であって、前記第1導電型半導体基板側が主光取出し面側であって、前記半導体積層構造側が前記搭載面側となる姿勢として、前記半導体発光素子を前記搭載面に搭載したことを特徴とする半導体発光装置。

## 【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、赤、オレンジ、アンバー、黄緑や緑等の発光色が得られるGaP系、GaAsP系、GaAlAs系、GaN系などの化合物半導体を積層した半導体発光素子を含む半導体発光装置に係り、特に半導体発光素子自身の発光輝度の向上と主光取出し面以外から放出される漏光を効率的に発光方向に反射回収できるようにした半導体発光装置に関する。

【0002】

【従来の技術】結晶基板の上に半導体薄膜層を成長させた半導体発光素子の中で、赤、オレンジ、アンバー、黄緑や緑などの発光色を持つものとして、GaP系、GaAsP系、GaAlAs系等が、あるいは緑色や青色などの発光色を持つものとしてGaN系等のIII-V族の化合物半導体が従来から利用されている。

【0003】これらのGaP系、GaAsP系、GaAlAs系等の化合物半導体を利用する半導体発光素子では、結晶基板として導電性の半導体材料が用いられる。このため、半導体発光素子の形態は、たとえばn導電型半導体基板（以下、「n型半導体基板」と記す）を用いる場合は、このn型半導体基板の上面（第1の主面）にエピタキシャル成長にてn型半導体層を形成し、その上面に同じくエピタキシャル成長にてp型半導体層を形成させる。そして、電極は、n型半導体基板の下面（第2の主面）にn電極を、またp型半導体層の上面にp電極を形成した構成をとっている。

【0004】また、この半導体発光素子を用いた発光装置は、半導体基板を下にしてリードフレームや基板等の搭載面に搭載されるので、半導体基板が厚くてその上に形成されるエピタキシャル層が薄いこの半導体発光素子は、発光層すなわちp-n接合域が上側にくるような配置で搭載されている。

【0005】また、この半導体発光素子の発光波長に対して半導体基板が透光性の基板（以下、透明基板と記す）を用いているものは、p-n接合域の発光層からの主光取出し面側とは反対の向き、すなわち半導体基板側へ向かう光をリードフレームや基板側に抜けさせることができるので、リードフレームや基板の搭載面を光反射に好適なものと成るように構成されている。

【0006】一方、GaN系の化合物半導体を利用する半導体発光素子では、結晶基板として絶縁性のサファイ

アを用いるのが近来では主流である。このような絶縁性の結晶基板を用いる場合では、上述の導電性の半導体基板を用いる場合と異なり、n電極およびp電極を基板の半導体層形成面側に形成すると同時に主光取出し面側とする構成が用いられている。

【0007】しかしながら、最近になり、GaNに代表されるGaN系化合物半導体からなる基板が得られるようになり、これを結晶基板として用いたGaN系化合物半導体からなる半導体発光素子が作製されるようになってきている。このため、GaN等の半導体材料を結晶基板として用いる半導体発光素子の場合においても、GaN系の化合物半導体は半導体発光素子の発光波長に対して透明であるので、上述のGaP系、GaAsP系、GaAlAs系等の化合物半導体を利用する半導体発光素子の場合と同様の素子構成とすることが可能となっているのが現状である。

【0008】図7はGaP系、GaAsP系、GaAlAs系化合物半導体を利用した半導体発光素子を含む従来のLEDランプの典型的な構造を示す概略断面図、図8は半導体発光素子搭載部分の拡大図である。

【0009】図7に示すように、従来のLEDランプは、リードフレーム21の一方のリード21aの上端にすり鉢状のマウント部21bが形成され、このマウント部21bの上に半導体発光素子22を搭載したものである。この半導体発光素子22にはワイヤ23がリード21cとの間にボンディングされ、これらの半導体発光素子22及びワイヤ23を含めてエポキシ樹脂24によって封止してLEDランプが構成される。

【0010】半導体発光素子22は、例えばGaP系、GaAsP系の場合は、n型半導体基板22aが用いられ、その上にn型半導体層22b及びp型半導体層22cがエピタキシャル成長により順次積層形成される。発光層は、p-n接合域22dである。n型半導体基板22aは導電性であって、その下面には複数のドット形状のn電極22a-1が形成され、p型半導体層22cの上面には中央に1つドット形状のp電極22b-1が形成され、このp電極22b-1にワイヤ23がボンディングされている。そして、n型半導体基板22aをリード21aのマウント部21b側に導通させるために導電性の接着剤25によって半導体発光素子22はマウント部21bに搭載され電気的かつ機械的に接続固定される。この接着剤25は、たとえば透明のエポキシ樹脂を主剤としこれにフィラーとしてAgを混入したものが好適に利用できることが既に知られていて、混入したAgによって十分な導電性が得られる。

【0011】そして、n型半導体基板22aが透明基板の場合には、導電性の接着剤25によって固定されるものでは、接着剤25の光透過度が高くてマウント部21bの搭載面も銀鏡面等のように光反射が可能な面としておけば、発光層すなわちp-n接合域22dから下に抜

ける光をマウント部21bで反射させて発光方向に回収することが可能である。

【0012】GaN等の透明基板を用いるGaN系化合物半導体発光素子の場合でも、このようなGaP系、GaAsP系、の場合と同様の構成とすることができる。

【0013】図9はGaAlAs系の化合物半導体を利用したLEDランプの要部を示す縦断面図である。

【0014】このGaAlAs系の発光素子31ではp型半導体基板が用いられ、その上にp型半導体層32b、活性層32d及びn型半導体層32cがエピタキシャル成長により順次積層形成され、n型半導体層32cの上面にはドット形状のn電極32b-1を形成している。p型半導体基板はGaAs基板であって、透明基板ではないので、高輝度化のためにはこれをエッチングで除去した図9に示すような構成をとる。その場合、p型半導体層32bの下面に複数のドット形状のp電極32a-1が形成される。

【0015】上記いずれの場合においても、発光層であるp-n接合域は半導体発光素子の上側にくるような配置で搭載されている。

【0016】

【発明が解決しようとする課題】図10は半導体発光素子22からの光の取り出しの形態を説明するための概略図である。

【0017】図において、発光層Aの1点から等方的に発せられる光は、上方に向かう光、下方に向かう光、および側方に向かう光に分けて考えることができる。上方に向かう光の場合、半導体発光素子22の上面Suへの入射角が臨界角 $\theta$ を越えると上面Suで全反射される。臨界角 $\theta$ はGaP系の場合が、 $\theta = 25^\circ$ で最も小さい。

【0018】すなわち、図10の(b)に示すように、上方には+Y方向を中心に $2\theta$ の範囲に向かう光Luのみを外に取り出すことができる。また、下方に向かう光の場合も同じく、下面Sdへの入射角が臨界角 $\theta$ を越えると下面Sdで全反射されるので、下方には-Y方向を中心に $2\theta$ の範囲に向かう光Ldのみを外に取り出すことができる。下方の場合は、裏面電極やその合金層、及びAgペーストなどが存在するが、それを無視すると（これに関しては、後で考察する）外に出た光はリードフレームのマウント部21bの銀メッキ面で反射され、再度半導体発光素子22内を通り上方に取り出される。側方に向かう光の場合は、半導体発光素子22の形状が立方体の場合は、同じように側面Ssへの入射角が臨界角 $\theta$ を越えると側面Ssで全反射されるので、側方には±X方向を中心に $2\theta$ の範囲に向かう光Lsのみを外に取り出すことができる。上記以外の方向に向かう光Lは、半導体発光素子22内に閉じこめられ外に取り出すことはできない。

【0019】ここで、光の取り出しについて生じる問題

点は次のとおりである。

【0020】まず、半導体発光素子22の発光層であるp-n接合域22dあるいは活性層32dが上側にくる配置で搭載されている場合、特に側方に向かう光がその影響を受ける。すなわち、側方に向かう光のうち外に取り出される光Lsの大部分が、図10に示すように下方に向かう。下方に向かう光は、リードフレームのマウント部21bの銀メッキ面で反射され上方に向かうものや、再度半導体発光素子22内にはいるものや、Agペーストで吸収されるものなどがあり、直接上方に向かう光に比べると光の強さが弱くなり光の取り出し効率が悪くなるといった問題が生じる。

【0021】また、チップの形状はダイシング工程におけるダイヤモンドカッタの刃先形状に依存して、チップの切断面はカッタ側と逆のテーバ面が形成される。すなわち、図8に示すように、半導体発光素子22の四方の側壁はp型半導体層22c側に向けて先細りするテーバ状となることが製造上からどうしても避けられない。ところが、p-n接合域22dが半導体発光素子の上方にある場合は、n型半導体基板22aの側壁がテーバ状となっているために、光を外に取り出すことができるトータル角度は、図10におけるテーバがない場合の8θの範囲に比べて狭くなり、取り出せる光の量が減少するという問題がある。

【0022】また、p-n接合域22dから下に向かう光は、マウント部21bを反射面としておけばこの部分から主光取出し面側に反射させることができる。ところが、n型半導体基板22aの下面には複数の金属のn電極22a-1があり、半導体層とこの電極との界面は合金層が形成されており、この合金層は光を吸収するため、これらのn電極22a-1が占める面積に比例して光の吸収量が多くなる。

【0023】また、接着剤25にAgを含ませたAgペーストでは、Ag自身は外部からの入射光に対して光を反射させるのに対し、Agを混入したペースト状の接着剤では光が封じ込められやすく、むしろ入射光を吸収してしまうように作用する。したがって、導電性の接着剤25としてAgペーストを用いると、マウント部21bを反射面としていても、Agペーストによる光の吸収によって主光取出し面からの発光輝度は低下してしまう。そして、この発光輝度を補うためには、印加電流を大きくする必要があり、消費電力の低減もできなくなる。

【0024】また、通電時には発光素子22の発熱を伴うので、この発熱によって接着剤25として用いたAgペーストが加熱され、これによってペーストに含まれている樹脂が変色してしまう。この変色した樹脂は光を吸収するように作用し、Agペースト自身の光吸収に加えて樹脂による光吸収が起こる。したがって、発光素子22の発光輝度の低下を招くことになり、機能が劣化したものと判断されやすく、信頼性にも大きく影響する。

【0025】以上のように下方に向かう光についても、その全てを本来の発光方向に反射させて回収することはできないという問題がある。

【0026】さらに、GaN系の半導体発光素子を備える発光装置においては、上述の問題に加え、以下のような問題がある。すなわち、GaN系の化合物半導体は一般に有機金属気相成長法やMBE法のように成長速度の比較的遅い方法で成長されるため、これらの化合物半導体を用いる場合は、GaP系やGaAlAs系のように簡便に厚膜成長を行うことが可能な液相成長法を用いる場合とは異なり、基板の上に形成する発光のための半導体層の厚さを十分厚くすることができない。このため、発光層から上側に向かう光のうち素子の上面側から取り出される光の量はより一層制限される傾向にある。さらに、GaN系の化合物半導体はGaP系等の化合物半導体に比べ抵抗率が高く、半導体層に形成された側に形成される電極を介して注入され発光に寄与する電流は、半導体層内で広がりやすく、電極の直下に集中しやすい。このため、発光層における発光も電極の直下に集中し、発光層から上方へ向かう光は電極に遮られてしまう結果、素子の上面からの光の取り出しはより一層困難となる傾向があるという問題がある。

【0027】このように、従来のGaP系、GaAsP系、GaAlAs系、GaN系などの発光素子を備える発光装置では、透明基板等を用いた場合でも、主光取出し面以外からの漏光を十分に回収できないので、発光輝度の向上にも限界がある。

【0028】本発明において解決すべき課題は、GaP系、GaAsP系、GaAlAs系、GaN系などの透明基板等を持つ発光素子による発光輝度を向上させ得る半導体発光装置を提供することにある。

【0029】

【課題を解決するための手段】本発明は、第1導電型半導体基板と、前記第1導電型半導体基板の第1の主面上にエピタキシャル成長された第1導電型半導体層と、前記第1導電型半導体層の上にエピタキシャル成長された第2導電型半導体層と、前記第1導電型半導体基板側の第2の主面上に形成された第1の電極と、前記第2導電型半導体層の上に形成された第2の電極と、を少なくとも備えた半導体発光素子と、この半導体発光素子を導通搭載するリードフレームまたは基板等の搭載面とを備えた半導体発光装置であって、前記第1導電型半導体基板側が発光方向であって、前記第1導電型半導体層と前記第2導電型半導体層とによって形成されるp-n接合による発光層が前記搭載面側となる姿勢として、前記半導体発光素子を前記搭載面に搭載したことを特徴とする半導体発光装置である。

【0030】このような構成では、発光層から側方に向かう光の取り出し効率を上げることができ、発光輝度の向上が可能となる。

## 【0031】

【発明の実施の形態】請求項1に記載の発明は、第1導電型半導体基板と、前記第1導電型半導体基板の第1の主面上にエピタキシャル成長された第1導電型半導体層と、前記第1導電型半導体層の上にエピタキシャル成長された第2導電型半導体層と、前記第1導電型半導体基板側の第2の主面上に形成された第1の電極と、前記第2導電型半導体層の上に形成された第2の電極と、を少なくとも備えた半導体発光素子と、この半導体発光素子を導通搭載するリードフレームまたは基板等の搭載面とを備えた半導体発光装置であって、前記第1導電型半導体基板側が発光方向であって、前記第1導電型半導体層と前記第2導電型半導体層とによって形成されるp-n接合による発光層が前記搭載面側となる姿勢として、前記半導体発光素子を前記搭載面に搭載したことを特徴とする半導体発光装置であり、特に発光層から側方に向かう光の取り出し効率を上げることができるという作用を有する。

【0032】請求項2に記載の発明は、前記第2の電極と前記搭載面との間を導電性であって光透過可能な接着剤によって電気的かつ機械的に接合したことを特徴とする請求項1記載の半導体発光装置であり、発光層から搭載部側に抜ける光をこの搭載部から発光方向側へ反射させて光を回収するという作用を有する。

【0033】請求項3に記載の発明は、前記第2の電極と前記搭載面との間をマイクロバンプを介して電気的かつ機械的に接合したことを特徴とする請求項1記載の半導体発光装置であり、導電性の接着剤を使用しないので、光の吸収を抑えることができ搭載部からの反射光の回収を更に向上させるという作用を有する。

【0034】請求項4に記載の発明は、前記第1および第2の電極は、平面形状が直径が10 $\mu$ m以上かつ150 $\mu$ m以下の円またはこの円に内包される多角形、あるいは、前記円または多角形から放射状に伸びた枝をもつ形状であることを特徴とする請求項1、2または3記載の半導体発光装置であり、電極の大きさ形状の最適化によって、電極が金属であって光透過しないものでも、発光層から搭載部側へ抜けて反射される光の光路を確保するという作用を有する。

【0035】請求項5に記載の発明は、チップ化された前記半導体発光素子の形状は、前記第1の電極が形成された面を上面とし、その面より面積が大きい前記第2の電極が形成された面を下面とする多面体であることを特徴とする請求項1、2、3または4記載の半導体発光装置であり、発光素子の側面の傾斜によって発光層から四方に向かう光、特に側方や下方に向かう光に対し、下面で反射した光が傾斜面から有効に外に取り出され、光の取り出し効率を上げるとい作用を有する。

【0036】請求項6に記載の発明は、前記第2の電極は、前記第2導電型半導体層の表面のほぼ全面に形成さ

れていることを特徴とする請求項1、2、3または5記載の半導体発光装置であり、第2の電極から第2導電型層へ注入される電流を発光層全体に均一に供給して発光層内における発光領域を広げるとともに、発光層から下方へ向かう光を反射させて発光素子の上方あるいは側方へ向かわせることにより、光の取り出し効率を上げることができるという作用を有する。

【0037】請求項7に記載の発明は、前記半導体発光素子の側面において、少なくとも前記第1導電型半導体層の表面の一部から前記第2導電型層の表面の一部へかけて、前記第1導電型半導体層と前記第2導電型層との接合部の表面を覆うように、光透過可能な絶縁性膜が形成されていることを特徴とする請求項1、2、3、4、5または6記載の半導体発光装置であり、発光素子の側方からの光の取り出し効率を上げるとともに、導電性接着剤により素子を固定する場合においては、導電性接着剤の素子側面におけるせり上がりによる短絡を防止するという作用を有する。

【0038】請求項8に記載の発明は、前記搭載面における前記半導体発光素子の下面の周囲部に前記接着剤の一部が流入するための溝部が形成されていることを特徴とする請求項2または7記載の半導体発光装置であり、導電性であってかつ光透過可能な接着剤により素子を固定して発光素子の側面からの光の取り出し効率を上げる場合において、素子側面における接着剤のせり上りを低減して短絡を防止するという作用を有する。

【0039】請求項9に記載の発明は、第1導電型半導体基板と、この第1導電型半導体基板の第1の主面上に設けられ有機金属気相成長法又はMBE法を用いて順に形成された第1導電型半導体層、発光層および第2導電型半導体層を有する半導体積層構造と、前記第1導電型半導体基板側の第2の主面上に形成された第1の電極と、前記第2導電型半導体層の上に形成された第2の電極と、を少なくとも備えた半導体発光素子と、この半導体発光素子を導通搭載するリードフレームまたは基板等の搭載面とを備えた半導体発光装置であって、前記第1導電型半導体基板側が主光取出し面側であって、前記半導体積層構造側が前記搭載面側となる姿勢として、前記半導体発光素子を前記搭載面に搭載したことを特徴とする半導体発光装置であり、特に有機金属気相成長法またはMBE法のように厚膜成長が困難な成長方法を用いて作製された半導体発光素子において、半導体基板側からの光取り出しを可能とすることにより半導体基板の上面および側面からの光回収率を改善するという作用を有する。

【0040】以下に、本発明の実施の形態の具体例を図面を参照しながら説明する。

【0041】図1は本発明の半導体発光装置の要部を示す拡大図である。図示の例は、図7及び図8に示したLEDランプのリードフレームのリード21aのマウント

部21bに発光素子を搭載したものとして示す。

【0042】図1において、発光素子1は、GaP系、GaAsP系、GaN系の化合物半導体を利用したもので、透明のn型半導体基板2に透明または光透過性のn型半導体層3とp型半導体層4とを積層し、これらによるp-n接合域を発光層5としたものである。すなわち、n型半導体基板2はn型半導体層3の積層面を第1の主面とするとともに、図示の姿勢において上面を第2の主面としてこの第2の主面の表面にドット形式の1個のn電極2aを形成し、p型半導体層4の表面には複数のp電極4aを同様にドット形式のものとして形成して

いる。そして、図8で示した従来構造のものを上下反転させて、n型半導体基板2が上側であって発光層5がその下側となる姿勢としてマウント部21bの上に搭載するものとし、これにより発光層5を下側に偏らせた配置とすることができる。

【0043】発光素子1は、マウント部21bに塗布した導電性の接着剤6によって、このマウント部21bに固定するとともにリード21aと電気的に導通させる。この接着剤6は先に述べたように、透明のエポキシ樹脂を主剤としこれにフィラーとしてAgを混入したものであり、混入したAgによってp電極4aをリード21aに導通させることができる。また、n電極2aはワイヤ23によってリード21c側にボンディングされ、発光素子1はリード21a、21cとの間で導通接続される。

【0044】以上の構成において、発光素子1に通電すると発光層5が活性化されて発光し、透明または光透過性のn型半導体層3から透明のn型半導体基板2を抜けてその上面を主光取出し面として光を放出する。そして、発光層5からの光は、主光取出し面側だけでなく側方へも透明または光透過性のp型半導体層4を抜けて下向きにも放出される。

【0045】ここで、発光層5はその上面を主光取出し面としたn型半導体基板2よりも下側に位置し、図8で示した従来構造のものに比べると発光層5はマウント部21bの表面側に近くなるように偏在している。一方、図10の(a)で示したように、発光層が上側に配置の構成であれば、特に側方に向かう光のうち取り出される光Lsの大部分が下側に向かうので、光の取出し効率が低下することは既に述べた。

【0046】これに対し、図10の(a)に示すように発光層A'がマウント部21bの表面に近くなるような下側配置であれば、この発光層A'から側方に向かう光は図10の(b)で示したL'sのように±X方向の2θの角度範囲内の方向に放出された光が、半導体発光素子22の外に取り出すことができ、この放出光はマウント部21bの内周面に向かう方向や、図10の(a)においてL'sの光路として描いているように発光層A'の上方のn型層の側面から主光取出し面方向へ屈折する

方向に取り出すことができる。したがって、発光層が上側配置となっている場合と比べると、発光層から側方に向かう光の回収効率を上げることができる。

【0047】また、図10の(b)で示したLd、L'dの2θの範囲で下方に向けて放出される光は、接着剤6の中に含まれたAg及びマウント部21bの底面から反射されて主光取出し面からの発光に加えられる。

【0048】図2は別の構成を示す要部の概略図であり、図1に示したものと同一部材については共通の符号で指示しその詳細な説明は省略する。

【0049】発光素子1のn電極2aを上面に形成したn型半導体基板2と、n型半導体層3及びp型半導体層4の外郭形状は図1のものと全く同じであるが、p型半導体層4の下面には1個のp電極4aを設けていること及び導電性の接着剤は使用しないことの2点で相違している。

【0050】すなわち、発光素子1をマウント部21bに搭載固定するとともにリード21aと導通接続するため、p電極4aにはマイクロバンプ7を形成している。このマイクロバンプ7はp電極4aにワイヤをボンディングした後に、このボンディング部分だけを残して引きちぎることによって、p電極4aに一体に形成されたものである。そして、マウント部21bに搭載して固定するアセンブリは、マイクロバンプ7をマウント部21bの上面に超音波振動及び加熱を負荷することによって一体に接合する方法による。

【0051】このようなマイクロバンプ7を用いた発光装置においても、発光層5から側方に放出される光の回収効率が高いことは、図1の例のものと同様である。

【0052】これに加えて、p型半導体層4の底面には1個のp電極4aだけを設けていて遮光面積を小さくしているので、発光層5から下に抜ける光の透過面積を広げることができる。したがって、マウント部21bを光反射膜等による反射面としておけば、下に抜けた光を主光取出し面側に反射させることができ、漏光を回収することができる。そして、Agペースト等による導電性の接着剤が介在しないので、この接着剤の中に光が閉じ込められてしまうこともない。

【0053】このように、マイクロバンプ7を利用した発光素子1の搭載構造であれば、マウント部21b側への透過光の増大が図れると同時に接着剤による光の減衰もなくなり、図1の構成のものと比較しても発光輝度が格段に向上する。

【0054】なお、GaN系の化合物半導体を利用する半導体発光素子を用いる場合においては、p型半導体層4内で電流が広がりやすくp電極4aの直上のみで発光する傾向があるため、p型半導体層4の表面のほぼ全面にp電極4aを設ける構成とすることにより、電流を層全体に均一に広げ発光層5のほぼ全面からの発光が得られる。そして、このp電極4aを光透過可能な構成とす

る場合には、上述の例と同様に発光層5から下方へ向かう光を、マウント部21bに設けた反射面を用いて主光取出し面側へ反射させることが可能となる。また、p電極4aを発光層5からの発光に対し反射可能なものとする場合には、発光層5から下方へ向かう光をこのp電極4aにより発光素子の側方または上方へ反射させて主光取出し面側へ向かわせることが可能となる。

【0055】図3は図1の例におけるn電極2a及び図2の例におけるn電極2a及びp電極4aの好適な例を示す平面図である。

【0056】図3の例におけるnまたはpの電極2a、4aは、その平面形状が円形であって直径を10μm以上でかつ150μm以下としたものである。そして、このような円形の平面形状に代えて、10μm～150μmの円の範囲に内包される多角形状としてもよい。

【0057】また、同図の(b)に示すように、中央部に円形部を備えたとともにこの円形部分から放射状に伸ばした4本の枝を持つような形状としてもよい。この場合、枝部分の先端までの距離は先の150μmの円の領域の中に納まるものとしてもよいし、図示のように発光素子1のコーナ部に向けて伸ばすような場合では、150μmの円の範囲を越える長さであってもよい。

【0058】このようなn電極2a及びp電極4aの形状や大きさとしてことによって、発光層であるp-n接合域への十分な電流注入が行えたとともに、発光層からの光の取り出しを妨げる面積を最小限にとどめることができる。

【0059】図4は更に別の発光素子の構成例を示す要部の断面図であり、図1及び図2の例と同じ部材については共通の符号で指示している。

【0060】図1及び図2の例は、発光素子1の側面はダイシングによって下側が少しテーパ状となる形状となっているのに対し、図4の例では、n型半導体基板2はその下端側の一部を除いて上側に向けてテーパを形成した四角錐台の外郭を持つ。すなわち、n型半導体基板2はn電極2aを形成する上面の平面積はn型半導体層3を積層する下面よりも狭く、その周囲の4側面のいずれもが図示のような台形状の面を持ち、これらの面は全て上端側すなわち主光取出し面側に向けて収斂するテーパを形成している。

【0061】図5はこのようなテーパを持つn型半導体基板2の場合に、発光層5の位置によってどのような発光形態が得られるかを平面的に説明するための図である。

【0062】図5の(a)のように発光層が下側にある場合において、発光層Aの中央一点からこの平面内で四方に向かう光のうち、n型半導体基板2が点線で示す外郭を持っている場合は、点線で示す4θの範囲内に向かう光のみが発光素子外に取り出されるのに対し、n型半導体基板2の外郭が先細りするテーパ状となっている実

線の場合は、実線で示す範囲のように4θよりも大きくなる。具体的には、GaP系の場合は、 $\theta = 25^\circ$ であるから、点線と実線との比は、 $200^\circ : 297^\circ$ と約1.5倍になる。したがって、発光層Aから放出される光は、n型半導体基板2の外郭を先細りするテーパ状とすることによって効率よく取り出され、発光輝度の向上が図られる。

【0063】図5の(b)は、発光素子の側面が図5の(a)と同様であって発光層Aが上側に位置する場合の例である。発光素子の側面がテーパ状となっていて、発光層Aが上側にあることから側方に向かう光の成分の中で斜め上向きのは発光素子の上面で全反射される。また、斜め下に向かう光の成分は発光素子の側面に対する入射角度が大きくなるので、全反射される割合が大きくなる。したがって、側面がテーパ面であってこのテーパ面に対して発光層Aが上側に偏って位置する場合には、取り出すことのできる光の範囲は4θよりも小さくなり、具体的にGaP系の場合では、点線と実線との比は、 $200^\circ : 131^\circ$ となり、取り出し可能な光の量は減少してしまう。

【0064】以上のように、発光方向に対して先細りするようなn型半導体基板2の外郭形状であってその下側に発光層Aを位置させることにより、発光層Aから四方に向かう光を有効に取り出すことができることが判る。

【0065】図6は、更にまた別の発光素子の構成例を示す要部の断面図であり、図1及び図2の例と同じ部材については共通の符号で指示している。

【0066】発光素子1のn電極2aを上面に形成したn型半導体基板2と、n型半導体層3及びp型半導体層4の外郭形状は図1のものとはほぼ同じであるが、p型半導体層4の表面のはほぼ全面にわたってp電極4aを設けていること、発光素子1の側面においてp型半導体層4の一部からn型半導体層3の一部にかけて光透過性の絶縁性膜8を設けていること、及びマウント部21bにおける半導体発光素子1の下面の周囲部に導電性の接着剤6の一部が流入するための溝部21dを設けていることの3点で相違している。このような構成は、半導体層の厚さを十分厚くすることが困難な化合物半導体、すなわち、GaN系の化合物半導体を利用する半導体発光素子の場合に特に有効である。

【0067】図6におけるp電極4aは、図1の構成のものにおいてGaN系等の化合物半導体を利用する半導体発光素子を用いる場合について述べたように、発光層5から下方へ向かう光を透過することが可能なものとしてもよいし、反射させて発光素子の側方または上方から取り出せる構成としてもよい。

【0068】絶縁性膜8は、光透過可能なものとして、発光層5から側方へ向かう光を透過させマウント部21bの反射面で反射させて上方へ取り出すことができる。また、発光素子1の側面における接着剤6の



せり上がりによる短絡を防止することができる。絶縁性膜8は、絶縁性を有し、かつ光透過可能なものであればよく、例えば、酸化珪素や窒化珪素等の絶縁性を有する材料を好ましく用いることができる。

【0069】さらに、光透過可能なものに限らず導電性の接着剤を用いる場合には、発光素子1の周囲部に接着剤6の一部が流入することができる溝部21dを設けることにより、上述の接着剤6のせり上がりをさらに一層低減することができ、絶縁性膜8の作用とも併せて短絡防止の効果を高め、半導体発光装置の信頼性を高めることができる。

【0070】

【発明の効果】請求項1の発明では、第1導電型半導体基板は発光方向側とし発光層を搭載面側の姿勢とすることで発光層を搭載面に近づけるアセンブリとなるので、特に発光層から側方に放出される光の取り出し効率を上げることができ、発光輝度の向上が図られる。

【0071】請求項2の発明では、導電性の接着剤は光透過可能なので、発光層から搭載部側に抜ける光を搭載部から発光方向に反射させることができ、発光輝度の向上に貢献できる。

【0072】請求項3の発明では、マイクロバンプによってp側電極を搭載部に接合するので、接着剤を使用した場合のような光の封じ込みがなくなり、発光輝度を更に向上させることができる。

【0073】請求項4の発明では、電極の大きさ形状を最適化することによって、発光層から搭載部へ向かって反射される光の光路を広くすることができ、更に一層発光輝度を向上させることができる。

【0074】請求項5の発明では、発光素子の側面が発光方向に対して先細りする向きに傾斜しているので、発光層を搭載面側に偏る配置とすることで、発光層から四方に向かう光のうち発光素子の外に取り出すことができる光の放出角度範囲が広がり、これによって発光輝度を更に向上させることができる。

【0075】請求項6の発明では、電流を発光層全体に均一に供給して発光層内における発光領域を広げるとともに、発光層から下方へ向かう光を反射させて発光素子の上方あるいは側方へ向かわせることにより、光の取り出し効率を上げることができるので、発光輝度をさらに向上させることができる。

【0076】請求項7の発明では、発光素子の側方からの光の取り出し効率を上げるとともに、導電性の接着剤により素子を固定する場合において、接着剤の発光素子側面におけるせり上がりによる短絡を防止することができるので、発光輝度を向上させるとともに半導体発光装置の信頼性を高めることができる。

【0077】請求項8の発明では、導電性であってかつ

光透過可能な接着剤により素子を固定して発光素子の側面からの光の取り出し効率を上げる場合において、素子側面における接着剤のせり上がりを低減して短絡を防止することができるので、発光輝度を向上させるとともに半導体発光装置の信頼性を高めることができる。

【0078】請求項9の発明では、有機金属気相成長法またはMBE法のように厚膜成長が困難な成長方法を用いて作製された半導体発光素子においても、半導体基板の主面および側面からの光回収率を改善し、発光素子の発光輝度を向上させることができる。

【図面の簡単な説明】

【図1】本発明の一実施の形態による発光装置の要部を示す概略図

【図2】発光装置の別の構成例を示す要部の概略図

【図3】n型半導体基板またはp型半導体層にそれぞれ形成するn電極及びp電極の形状を示す平面図

【図4】n型半導体基板をほぼ四角錐台状とした発光装置の要部を示す概略図

【図5】図4の例における発光層の位置による発光形態を示す説明図

【図6】発光装置の更にまた別の構成例を示す要部の概略図

【図7】従来のLEDランプの概略図

【図8】図7のLEDランプの発光素子の搭載構造を示す要部の概略図

【図9】GaAlAs系の発光素子の搭載構造を示す要部の概略図

【図10】(a)は発光素子の発光層からの上方、側方及び下方への発光形態を示す概略図

(b)は各方向への臨界角 $\theta$ の分布を示す概略図

【符号の説明】

1 発光素子

2 n型半導体基板

2a n電極

3 n型半導体層

4 p型半導体層

4a p電極

5 発光層

6 接着剤

7 マイクロバンプ

8 絶縁性膜

21 リードフレーム

21a リード

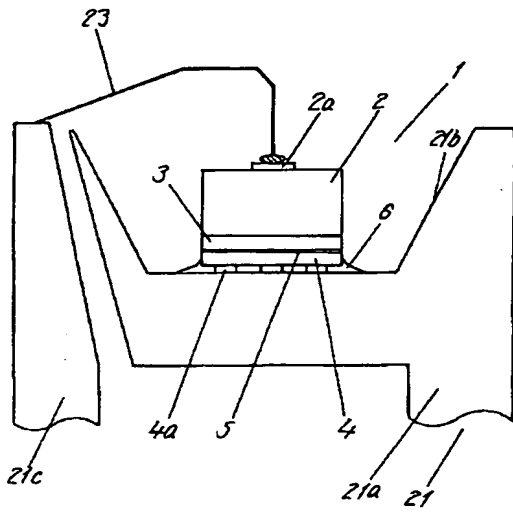
21b マウント部

21c リード

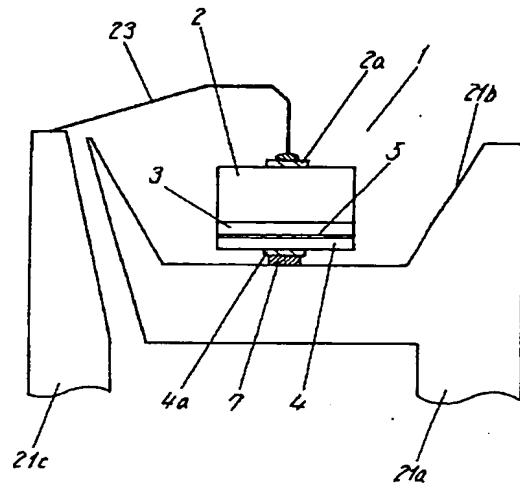
21d 溝部

23 ワイヤ

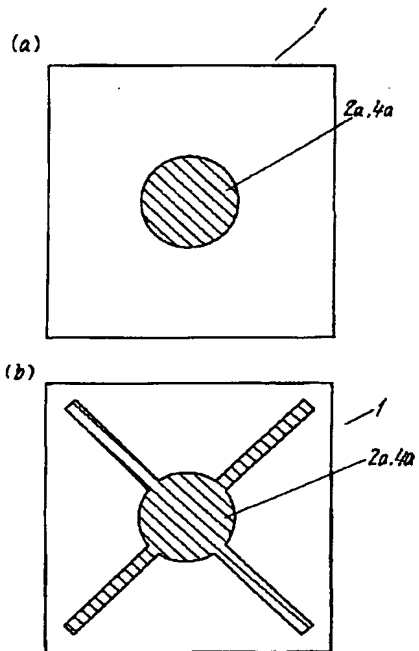
【図1】



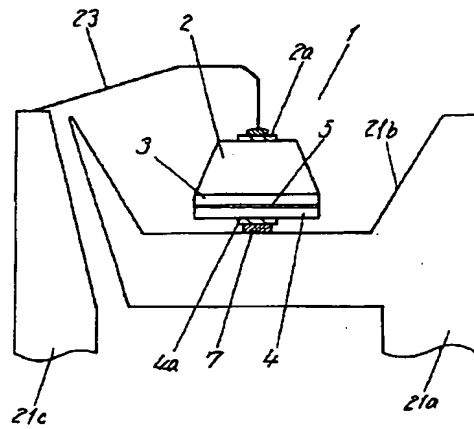
【図2】



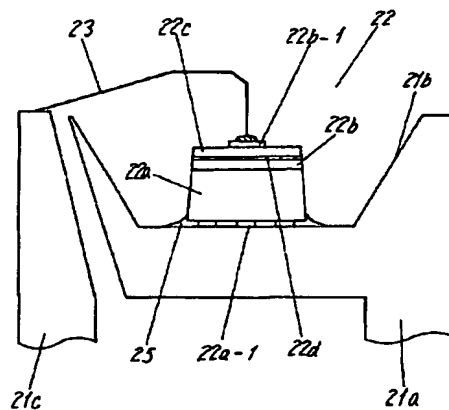
【図3】



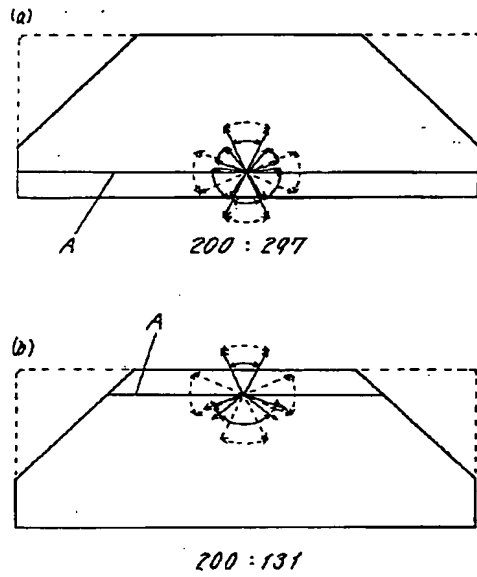
【図4】



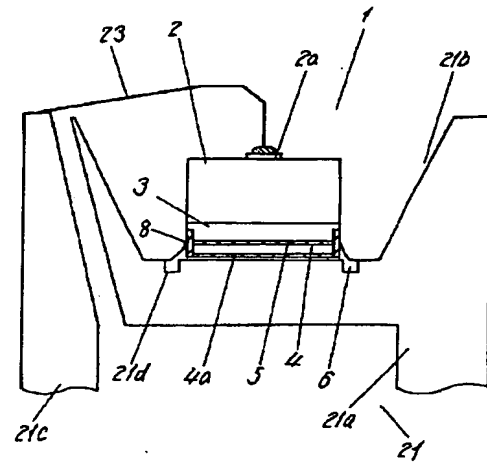
【図8】



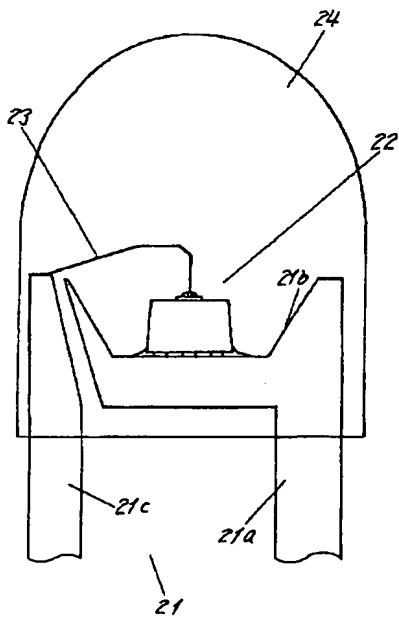
【図5】



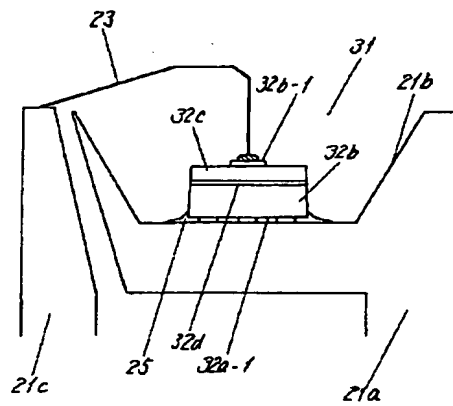
【図6】



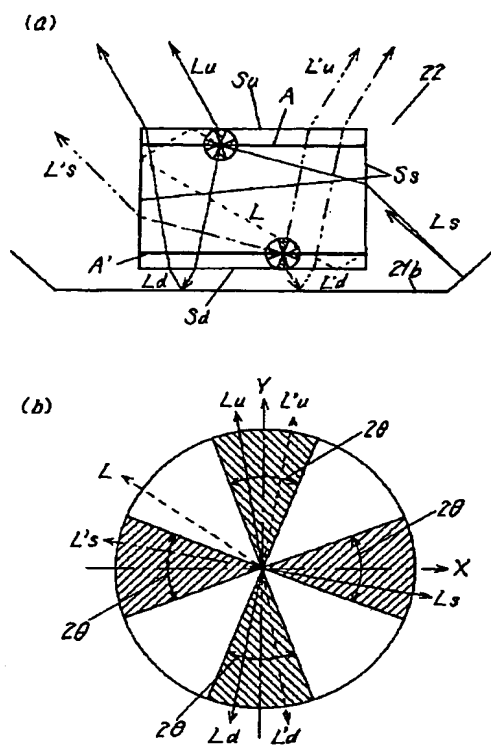
【図7】



【図9】



【図10】



フロントページの続き

(72)発明者 亀井 英徳  
大阪府高槻市幸町1番1号 松下電子工業  
株式会社内

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS

☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

☒ FADED TEXT OR DRAWING

☒ BLURRED OR ILLEGIBLE TEXT OR DRAWING

☐ SKEWED/SLANTED IMAGES

☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS

☐ GRAY SCALE DOCUMENTS

☒ LINES OR MARKS ON ORIGINAL DOCUMENT

☒ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

☐ OTHER: \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**